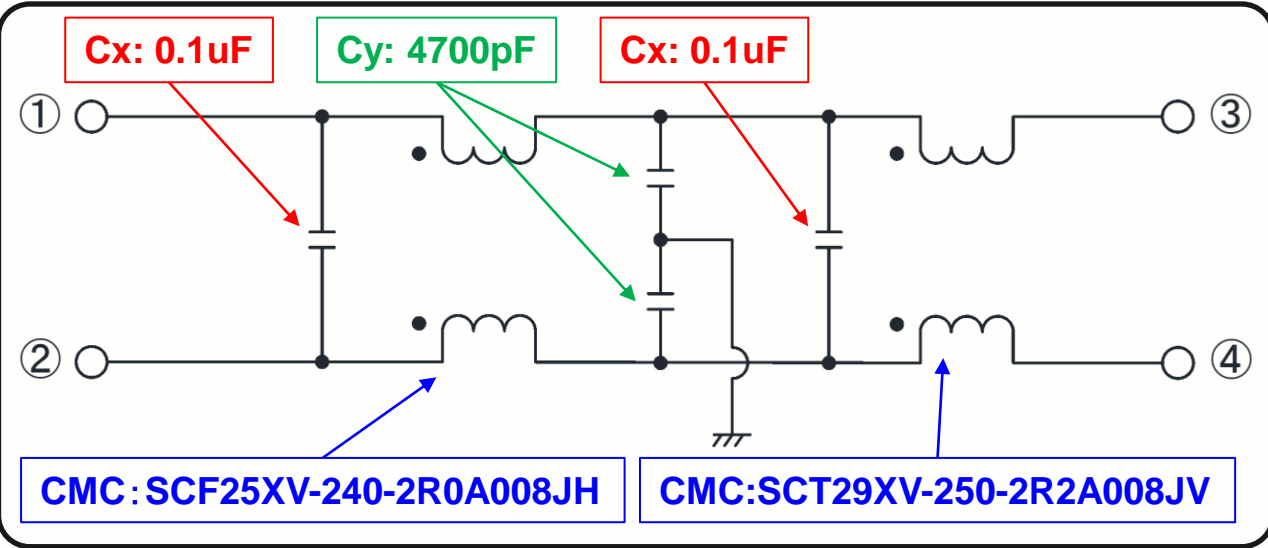
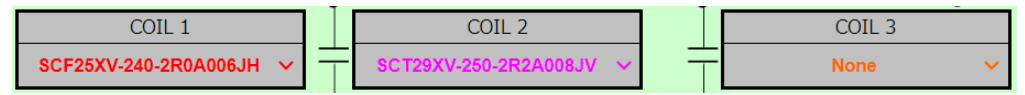


操作例)

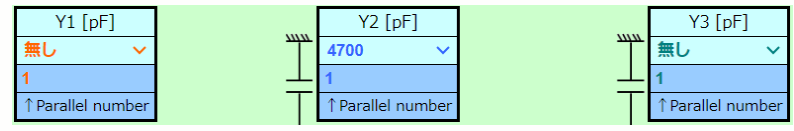
減衰シミュレーションしたい回路構成図(例)



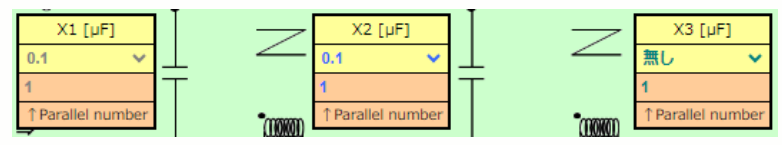
- COIL1、COIL2のCMCを選択
COIL3は回路構成に無い為、「None」を選択



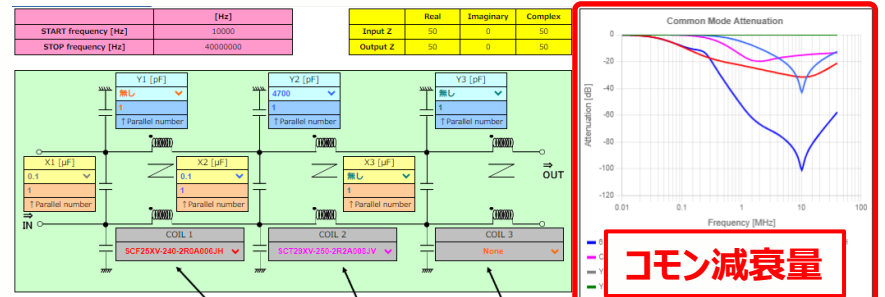
- Y2の定数4700を選択し、Parallel number「1」にする
Y1、Y3は回路構成に無い為、「無し」を選択



- X1、X2に定数0.1を選択し、Parallel number「1」にする
X3は回路構成に無い為、「無し」を選択

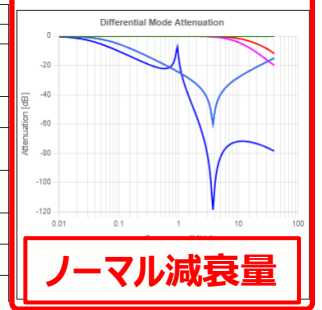


- 2)~4)で入力した回路構成の共通・ノーマル減衰量を表示



コモン減衰量

	COIL1	COIL2	COIL3
参考画像 Picture			-
定格電流 Rated current	24A	25A	-
コモンモードインダクタンス [@100kHz] Common mode inductance	0.90mH ± 50%/ -30%	0.21mH ± 30%	-
ノーマルモードインダクタンス [@100kHz] Differential mode inductance	-	-	-
直流抵抗 DC resistance	1.92mΩ ± 13%	1.68mΩ ± 13%	-
線径 Wire diameter	Φ2.0	Φ2.2	-
巻数 turn number	6Ts typ.	8Ts typ.	-



ノーマル減衰量

- SC-XVシリーズ シミュレーション初期状態
※最大6次フィルタ減衰量を算出可

